PAT-NO:

JP357172749A

DOCUMENT-IDENTIFIER:

JP 57172749 A

TITLE:

SCRIBING METHOD FOR SEMICONDUCTOR WAFER

PUBN-DATE:

October 23, 1982

INVENTOR-INFORMATION:

NAME

FUKUI, ITSUO

ASSIGNEE-INFORMATION:

NAME NEC HOME ELECTRONICS LTD

COUNTRY N/A

APPL-NO:

JP56057424

APPL-DATE:

April 15, 1981

INT-CL (IPC): H01L021/78

US-CL-CURRENT: 257/E21.599

ABSTRACT:

PURPOSE: To prevent the occurrence of cracks by embedding elastic members having <u>laser</u> light transmitting property in mesa grooves in the back surface of a wafer, and scribing the wafer from the mesa grooves on the upper surface to the mesa grooves in the back surface.

CONSTITUTION: The mesa grooves 9 and 10 are provided on both surfaces of a wafer 1, and glass films 13 and 14 are formed. The transparent elastic material 20 having the laser light transmitting property such as Si rubber is embedded in the glass film 14 in the groove 10 of the back surface. Then the scribing is straightly performed to the groove 10 by a high power laser beam 22 so as to reach a sheet 21. Strain caused at this time is absorbed by the elastic member 20. Since the strain applied on the groove 10 is minute, the occurrence of the cracks is few. Since the wafer 1 after the laser scribing is completely divided into pellets 16 with only the glass film 14 being left, a roller can be lightly touched. Since the elastic member 20 protects the groove 10 from the mecahnical strain, new cracks are not generated, the minute cracks are not expanded, and the yield rate is improved.

COPYRIGHT: (C) 1982, JPO&Japio

(9 日本国特許庁 (JP)

10特許出願公開

⑩公開特許公報(A)

昭57-172749

⑤Int. Cl.³H 01 L 21/78

識別記号

庁内整理番号 7131-5F ❸公開 昭和57年(1982)10月23日

発明の数 1 審査請求 未請求

(全 4 頁)

6)半導体ウエーハのスクライブ方法

20特

願 昭56-57424

@出

願 昭56(1981)4月15日

⑦発 明 者 福井逸雄

大阪市北区梅田1丁目8番17号 新日本電気株式会社内

切出 願 人 新日本電気株式会社

大阪市北区梅田1丁目8番17号

個代 理 人 弁理士 江原省吾

外1名

明 細 4

/ 発明の名称

半導体ウエーへのスクライブ方法

2 特許請求の範囲

(1) ベレット間にメサ淳を形成した半導体ウェーへのレーザースクライブ方法に於てウェーへの裏面のメサ淳にレーザー先透過性の弾性部材を無散した状態で表面のメサ湾より裏面のメサ湾までレーザーでスクライブすることを特徴とする半導体ウェーへのスクライブ方法。

3. 発明の評細な説明

この発明は半導体ウェーへの各ペレット間を レーザーでスクライブする方法に関するもので ある。

一般に、サイリスタやトライアック等の半導体ペレットは耐電圧向上等の目的から両メサ形にしたものが多い。例えば、サイリスタの両メサ形の半導体ペレット(以下単にペレットと称す)は、次の第/図乃至第/図に示す要領で/枚の半導体ウエーへ(以下単にウエーへと称す

)(1)から複数個が一括して得られる。即ち、第 ノ図は N 型のウェーハ(1)の表面と裏面偶に P 型 領域(2)(3)を形成し、更に表面偏の 2 型領域(2)に ペレット毎の『型質域(4)を選択拡散してから、 表裏面上に絶録保護膜(6)(e)を形成したウェーヘ 川を示す。このウエーへ川に対し、ペレット関 にまず第2回に示すよりに絶象保護膜(5)(6)に格 子状の窓孔(1)(8)をホトエッチング法で選択的に 形成する。次にウエーへ(1)の窓孔(7)(8)から露出 する部分をエッチングして第3図に示すように ウエーへ表裏面にメサ溝(9)如を形成する。との メサ牌(9)mはウェーハ(I)のPN接合部(II)はを切る 一定の深さまで形成される。次に電気泳動法な どで第4因に示すように両面のメサ津(9)仰にガ ラス保護膜は100を被潜形成し、これでメサ牌(s) 心に選出するPN接合部(II) はを雰囲気中の数細な 汚物等から保護して耐電圧向上且つ特性安定化 を図つている。そして、第5図に示すようにゥ エーへ(1)の裏面に伸縮性のある透明なシート的 を接着して、ウェーへ(1)を次のスクタイプ工程

(1)

持開昭57-172749 (2)

、さらにプレーキング工程へ送つて各ペレット。 14年に細分割する。

ウェーハ(1)のスクライブはダイヤモンド刃で 行り場合もあるが、両メサ形の場合は第6図に 示すようにレーザー光般切を表面のメサ溝(8)の 中心に当てて走らせることにより行われる。ま た、とのレーザースクライブはレーザー光線的 が裏面のメサ海伽を貫通しないような小パワー 且つ走在速度で行われ、スクライブは表面のメ サ幣(8)と裏面のメサ牌(10)の間の厚さがは1あると すると、表面のメサ牌(8)から 1/8 41~ 8/3 41の 架さd2で行われる場合が一般的である。次化ウ エーへ(1)のプレーキングは第8.図に示すように 、シート個を上にしてウエーハ(1)の表面個をゴ ム等の弾性台間上に載せ、シート何上より鋼性 のローラMiでウェーハ(j)を弾性台Miに押し付け てローラ餌を転動させ、ウエーへ(1)を順次変形 させて各ペレット個毎に押し割りするととによ り行われる。とのプレーキングでウェーへ(1)は 、第2図に示すようにペレット間のメサ帯(9)00

、ととに数少なクラックが入り易く、而もとの クラックはプレーキング時に大きくなつて割れ 欠けの原因になることがあり、好ましい対策で はなかつた。

(3)

本発明はかかる従来の問題点に鑑みてなされたもので、ウェーへ裏面のメサ帯にレーザー透過性の弾性部材を埋設した状態でレーザースクライブを行う新規な方法を提供する。以下本発明を例えば上記サイリスタのウェーへ(1)のスクライブに適用した例で説明する。

本発明の特徴のノつは先送した製造工程の第 ダ図と第5図の間に次の工程を加えることであ る。即ち、ウェーハ(1)の製裏面にメサ溝(8) 000を 形成し、このメサ溝(8) 000にガラス保護膜(4) 40を 形成した後、第9図に示すように裏面のメサ溝 00のガラス保護膜(4) 上に弾性部材(2) を埋める 。 この弾性部材(2) レーザー光透過性を有する 、例えば透明なシリコンコムやワンクスなで よい。またこの弾性部材(2) を埋散するには ーハ(1)の裏面とほぼ同一面となるようにすれば において2分割される。後はペレットマウント 工程で各ペレット間を接着したままシート間を 放射状に引き伸ばして、各ペレット00を夫々に 離隔させて/個ポつシート00から取出している

よい。而して、とのウェーハ(1)の裏面に第10 図に示すように透明なレーザー光透過性のシート切を接着する。

(4)

次に本発明の第2の特徴は第11図に示すよ りに比較的大パワーのレーザーより発生させる レーザー光線図でスクライブを裏面のメサ溝岬 まで一気に行りことである。このレーザースク ライブ時に裏面のメサ沸幅に機械的且つ熱的ス トレスが加わるが、とのストレスは弾性部材例 のクッション性と放熱性によつて大部分が弾性 部材似に吸収されて、メサ構図に直接加わるの は微小であるため、メサ湾血に発生するクラッ クは微小である。とのようにレーサースクライ プをしたウエーへ(1)は裏面のメサ樽間のガラス 保護膜盤を残すだけで、後は完全に各ペレット 18毎に分割されているので、次のプレーキング 工程はウェーへ(1) 化軽くローラ姆を当てるだけ でよい。成はローラ時によるブレーキングを行 わず、シート四を単に引き伸はすだけでもウエ ーへ(1)は各ペレット姆毎亿分割される。また、

(6)

ブレーキング時やシート引き伸ばし時に弾性部 材質がメサ滞血を機械的ストレスから保護する ため、メサ滞血に新しくクラックが入る心配や スクライブ時にできた数小クラックが大きくな る心配が皆無となる。

尚、本発明はサイリスタに限らず、要は両メ サ形ペレットを製造するウェーハのスクライブ であれば全て適用し得る。

以上説明したように、本発明によればレーザースクライブ時及びプレーキング時にメサ薄が弾性部材で保護されるため、ペレット周級部のクラック発生が大幅に減少してペレットの割れや欠けが少なくなり、歩留り向上や特性の安定化が図れる。またレーザーのパワーを上げてする、エクライブ速度を上げることができる。単、或は省略することができる。

4. 図面の簡単な説明

第 / 図乃至第 7 図は従来の半導体装置の製造 (* *) 、特局的57-172749(3)

を説明する各工程での半導体ウェーへの断面図、第8図はプレーキング工程を説明する概略断面図、第9図乃至第1/図は本発明によるスクライブ方法を説明するための各工程での半導体ウェーへの断面図である。

(1)・・半導体ウェーハ、(9) 00・・メサ海、(6)・・半導体ペレット、(2)・・レーザー光澄過性 弾性部材、(2)・・レーザー光線。

特許出級人 新日本電気株式会社 代 理 人 江 原 省 吾



(8)



